

:

包、原、作三内，各占1/3。

一. : 1. , 及其 , 单分与 /
 。2. 及 。3. 和列 及 , 。4. 与
 储, 和 压 储。5. 二叉 及 , 二叉 , 二叉 ,
 二叉 , 哈 , , 入和删 。6. 与 , 储及
 作 。7. 图 , 储 , 作及 。8. 及典 ,
 哈 。9. 及典 。

二. 原 : 1. 与 : 入 ; 件 入 ; 和功 ;
 , Amdahl 。2. 令: ; 作 , 不同
 ; 各 令 以及原 , 件 ; MIPS 令 体
 。3. : 加减乘 。 , IEEE754 准, 。
 4. 器: 以及 ; ; 及其
 制: 冒、 冒、 制冒 ; 冒 发与 ; 制冒 中假 分 不发、
 分 、动 分 与 。5. 储器 : 储器
 ; cache 原 ; cache 估与 。 储器; 储器、
 和 cache。 储器、cache、内 一 。6. 储 和其他 I/O 主 :
 可信、可 和可 ; 储器; flash; 器、内 及 I/O ; 、
 DMA、 ; 中 以及中 优先 ; 价 冗余 列。

三. 作 : 1. 作 、 、功 和 供 务。2. 与 ,
 , 同 与互 (信号 , 典同), (全 ,)。3.
 内 (分 , 分), 内 (分 ,
)。4. 件 , , 与 ()。

参 书 :

《 》(二) 主 出
 《 与 : 件/ 件 口 MIPS (原书 6)》[] •A. (David
 A. Patterson) [] •L. 亨 业出

《 与 ； 件/ 件 口 RISC-V （原书 2 ）》[] •A. （David
A.Patterson）[] •L.亨 刘先华 业出
《 原 （ ）》 人 出
《 作 （ 四 ）》 丹 出